T402
. atto

VDD
PA6 (0)
PA7 (1)
PA1 (2)

PA2 (3)
UPDI
PA3 (4)
GND
Programming header:
VDD
GND
x
UPDI

T402
. atto

VDD
PA6 (0)
PA7 (1)
PA1 (2)

PA2 (3)
UPDI
PA3 (4)
GND
Programming header:
VDD
GND
x
UPDI

T402
. atto

VDD
PA6 (0)
PA7 (1)
PA1 (2)

PA2 (3)
UPDI
PA3 (4)
GND
Programming header:
VDD
GND
x
UPDI

T402
. atto

VDD
PA6 (0)
PA7 (1)
PA1 (2)

PA2 (3)
UPDI
PA3 (4)
GND
Programming header:
VDD
GND
x
UPDI

T402
. atto

VDD
PA6 (0)
PA7 (1)
PA1 (2)

PA2 (3)
UPDI
PA3 (4)
GND
Programming header:
VDD
GND
x
UPDI

T402
. atto

VDD
PA6 (0)
PA7 (1)
PA1 (2)

PA2 (3)
UPDI
PA3 (4)
GND
Programming header:
VDD
GND
x
UPDI

T402
. atto

VDD
PA6 (0)
PA7 (1)
PA1 (2)

PA2 (3)
UPDI
PA3 (4)
GND
Programming header:
VDD
GND
x
UPDI

T402
. atto

VDD
PA6 (0)
PA7 (1)
PA1 (2)

PA2 (3)
UPDI
PA3 (4)
GND
Programming header:
VDD
GND
x
UPDI

T402
. atto

VDD
PA6 (0)
PA7 (1)
PA1 (2)

PA2 (3)
UPDI
PA3 (4)
GND
Programming header:
VDD
GND
x
UPDI

T402
. atto

VDD
PA6 (0)
PA7 (1)
PA1 (2)

PA2 (3)
UPDI
PA3 (4)
GND
Programming header:
VDD
GND
x
UPDI

T402
. atto

VDD
PA6 (0)
PA7 (1)
PA1 (2)

PA2 (3)
UPDI
PA3 (4)
GND
Programming header:
VDD
GND
x
UPDI

T402
. atto

VDD
PA6 (0)
PA7 (1)
PA1 (2)

PA2 (3)
UPDI
PA3 (4)
GND
Programming header:
VDD
GND
x
UPDI

T402
. atto

VDD
PA6 (0)
PA7 (1)
PA1 (2)

PA2 (3)
UPDI
PA3 (4)
GND
Programming header:
VDD
GND
x
UPDI

T402
. atto

VDD
PA6 (0)
PA7 (1)
PA1 (2)

PA2 (3)
UPDI
PA3 (4)
GND
Programming header:
VDD
GND
x
UPDI

T402
. atto

VDD
PA6 (0)
PA7 (1)
PA1 (2)

PA2 (3)
UPDI
PA3 (4)
GND
Programming header:
VDD
GND
x
UPDI

T402
. atto

VDD
PA6 (0)
PA7 (1)
PA1 (2)

PA2 (3)
UPDI
PA3 (4)
GND
Programming header:
VDD
GND
x
UPDI

T402
. atto

VDD
PA6 (0)
PA7 (1)
PA1 (2)

PA2 (3)
UPDI
PA3 (4)
GND
Programming header:
VDD
GND
x
UPDI

T402
. atto

VDD
PA6 (0)
PA7 (1)
PA1 (2)

PA2 (3)
UPDI
PA3 (4)
GND
Programming header:
VDD
GND
x
UPDI

T402
. atto

VDD
PA6 (0)
PA7 (1)
PA1 (2)

PA2 (3)
UPDI
PA3 (4)
GND
Programming header:
VDD
GND
x
UPDI

T402
. atto

VDD
PA6 (0)
PA7 (1)
PA1 (2)

PA2 (3)
UPDI
PA3 (4)
GND
Programming header:
VDD
GND
x
UPDI

T402
. atto

VDD
PA6 (0)
PA7 (1)
PA1 (2)

PA2 (3)
UPDI
PA3 (4)
GND
Programming header:
VDD
GND
x
UPDI

T402
. atto

VDD
PA6 (0)
PA7 (1)
PA1 (2)

PA2 (3)
UPDI
PA3 (4)
GND
Programming header:
VDD
GND
x
UPDI

T402
. atto

VDD
PA6 (0)
PA7 (1)
PA1 (2)

PA2 (3)
UPDI
PA3 (4)
GND
Programming header:
VDD
GND
x
UPDI

T402
. atto

VDD
PA6 (0)
PA7 (1)
PA1 (2)

PA2 (3)
UPDI
PA3 (4)
GND
Programming header:
VDD
GND
x
UPDI

T402
. atto

VDD
PA6 (0)
PA7 (1)
PA1 (2)

PA2 (3)
UPDI
PA3 (4)
GND
Programming header:
VDD
GND
x
UPDI

T402
. atto

VDD
PA6 (0)
PA7 (1)
PA1 (2)

PA2 (3)
UPDI
PA3 (4)
GND
Programming header:
VDD
GND
x
UPDI

T402
. atto

VDD
PA6 (0)
PA7 (1)
PA1 (2)

PA2 (3)
UPDI
PA3 (4)
GND